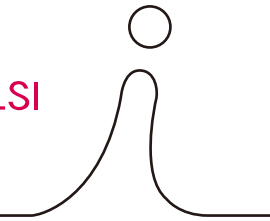


i-Chips

映像処理 L S I シリーズ

4ch入出力オーバーレイ対応解像度変換LSI IP00C732 (SCQ1)



IP00C732は、4chの独立した画像の拡大/縮小エンジンを1chipに集積したLSIです。入出力とも2K1K/1080P/WUXGAまでのプログレッシブ及び1080iまでのインタレースに対応しています。

内部回路はフル10bit処理で実現し、4chのオーバーレイ、及び4ch独立のBitmapOSD機能により、4K2Kなどのマルチパネル出力やスイッチャー/多入力監視カメラなど多画面合成/出力アプリへのニーズにこたえます。

特長

- デジタル画像入力(4系統)
 - ・ RGB 30bit/YUV4:4:4 30bit/YUV4:2:2 20bit
 - ・ 最大周波数166MHz
 - ・ プログレッシブ/インタレース対応

- 画像出力(4系統)
 - ・ RGB 30bit/YUV4:4:4 30bit/YUV4:2:2 20bit
 - ・ 最大周波数166MHz
 - ・ プログレッシブ/インタレース対応

- 画像サイズ
水平方向画像サイズ(最大値)

	同期信号間隔	画像有効領域
入力	16384 画素	2176 画素
出力	16384 画素	2176 画素

- 外付け画像メモリ
 - ・ DDR2-SDRAM 64bit幅 PC667品 (512Mbit x 16 x 4)

- 外部/内部同期
 - ・ 出力同期信号は、内部/外部同期に対応
 - ・ 4ch独立した同期モード選択可能

- 入出力同期/非同期動作
 - ・ フレームレート変換/追い越し制御可能
 - ・ 外部強制同期可能

- CPUI/F
 - ・ 8ビットパラレル/4線シリアル

- 拡大・縮小
 - ・ 6シンボル補間フィルタ搭載
 - ・ 縦横独立な倍率設定及びパノラマ変換可能
 - ・ 水平拡大/縮小、垂直拡大/縮小同時動作不可
 - ・ 拡大時は4ch入力画像にのりしろ付加可能

特長

- ビットマップOSD
 - ・ 色数256色対応
 - ・ フォントデータ展開機能(65536文字)
 - ・ 透過色4色、ブリンク機能
 - ・ 4chの出力ポートそれぞれに独立動作可能
 - ・ シリアルフラッシュからのBitmap転送可能

- 画像補正機能
 - ・ 4chオーバーレイ、 α ブレンディング
 - ・ クロマキー処理
 - ・ 上下左右反転
 - ・ 90°回転(1ch)

- 画質調整
 - ・ 3x3色変換マトリクス、バイアス搭載

電源

- 3.3V/1.8V/1.2V 3電源

パッケージ

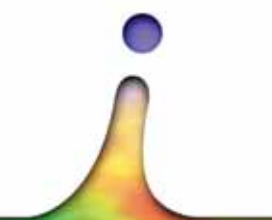
- 544ピンプラスチックBGA
ボールピッチ1.00mm、27mm×27mm

アイチップス・テクノロジー 株式会社

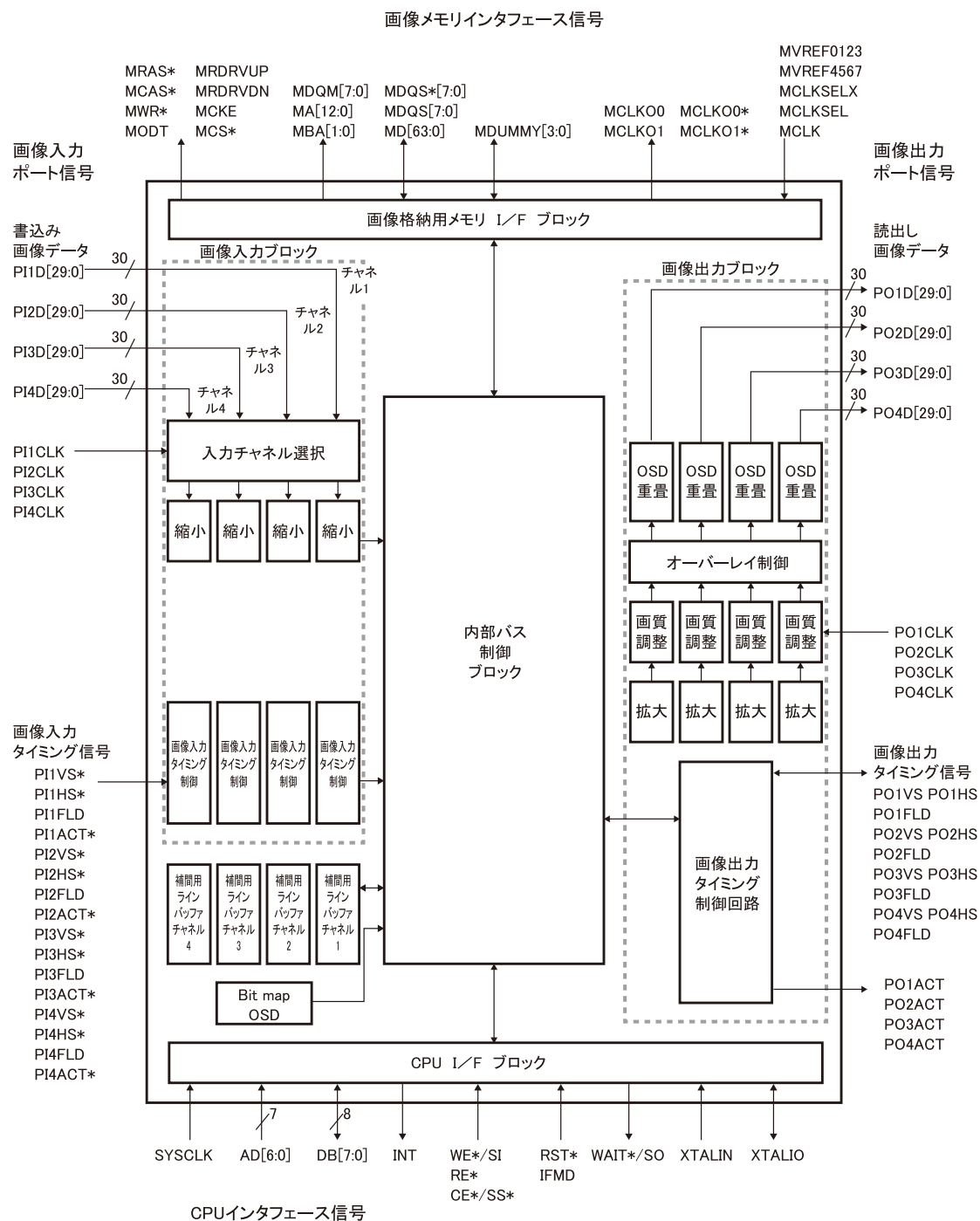
本社：兵庫県尼崎市潮江1-2-6 尼崎フロントビル6F TEL(06)6492-7277 FAX(06)6492-7388
 東京オフィス：東京都千代田区富士見1-1-8 千代田富士見ビル(フォトロン内)B2F TEL(03)6674-1002
 i-Chips USA：780 Montague Expressway Suite 308 San Jose, CA 95131 Phone: 1-408-577-1432

●詳しい情報は当社ホームページを御覧ください。

URL <http://www.i-chips.co.jp>



内部ブロック図



●取扱代理店

アイチップス・テクノロジー 株式会社

本社：兵庫県尼崎市潮江1-2-6 尼崎フロントビル6F TEL(06)6492-7277 FAX(06)6492-7388
東京オフィス：東京都千代田区富士見1-1-8 千代田富士見ビル(フォトロン内)B2F TEL(03)6674-1002
i-Chips USA：780 Montague Expressway Suite 308 San Jose, CA 95131 Phone: 1-408-577-1432

●詳しい情報は当社ホームページを御覧ください。

URL <http://www.i-chips.co.jp>